

**Примерный перечень заданий
для проведения диагностического тестирования
при аккредитационном мониторинге
по дисциплине ОП.04. Электроника и микропроцессорная техника
по специальности**

23.02.06 Техническая эксплуатация подвижного состава железных дорог
Базовая подготовка среднего профессионального

Текст заданий:

Раздел 1

№	Вопрос	Варианты ответов	Правильные ответы
Простые по 1баллу (тесты)			
1.1	Основными называют носители заряда	А) электроны Б) дырки В) концентрация которых больше Г) концентрация которых меньше	концентрация которых больше
1.2	P-n переход обладает свойством	А) сверхпроводимости Б) двухсторонней проводимости В) односторонней проводимости Г) не проводит электрический ток ни при каких условиях	односторонней проводимости
1.3	Сколько электродов имеется у полупроводникового диода	А) один Б) два В) три Г) четыре	два
1.4	Сколько электродов имеется у биполярного транзистора	А) один Б) два В) три Г) четыре	три
1.5	Какого режима работы не существует у биполярного транзистора	А) активного Б) пассивного В) отсечки Г) насыщения	пассивного
1.6	Пробой p-n перехода это явление	А) резкого увеличения прямого тока Б) резкого увеличения обратного тока В) резкого увеличения прямого напряжения Г) резкого увеличения обратного напряжения	резкого увеличения обратного тока

1.7	Электрод, электрическим полем которого изменяют проводимость в канале полевого транзистора, называется	A) стоком Б) затвором В) истоком Г) подложкой	затвором
1.8	Тиристор без управляющего электрода называется	A) симистор Б) динистор В) тринистор Г) фототиристор	динистор
1.9	Тиристор с управляющим электродом называется	A) симистор Б) динистор В) тринистор Г) фототиристор	тринистор
1.10	Какой из видов пробоя приводит к необратимому разрушению р-п перехода	A) туннельный Б) тепловой В) лавинный Г) световой	тепловой
1.11	Сколько р-п переходов имеется у биполярного транзистора	A) один Б) два В) три Г) четыре	два
1.12	Сколько р-п переходов имеется у полупроводникового диода	A) один Б) два В) три Г) четыре	один
1.13	Варикап – это диод, действие которого основано на явлении	A) туннельного пробоя в прямом направлении Б) зависимости ёмкости р-п перехода от обратного напряжения В) односторонней проводимости Г) электрического пробоя р-п перехода	зависимости ёмкости р-п перехода от обратного напряжения
1.14	Сколько р-п переходов имеет тиристор	A) один Б) два В) три Г) четыре	три

1.15	Как называются электроды у биполярного транзистора (отметить лишнее)	A) анод Б) коллектор В) база Г) эмиттер	анод
1.16	В полупроводниковой микросхеме	A) все элементы и межэлементные соединения выполнены на одном полупроводниковом кристалле Б) все элементы и межэлементные соединения выполнены в виде плёнок на поверхности пассивной подложки В) кроме полупроводникового кристалла содержит несколько бескорпусных диодов, транзисторов и(или) других электронных компонентов, помещённых в один корпус. Г) кроме полупроводникового кристалла содержит тонкоплёночные (толстоплёночные) пассивные элементы, размещённые на поверхности кристалла	все элементы и межэлементные соединения выполнены на одном полупроводниковом кристалле
1.17	Классификация микросхем по виду обрабатываемого сигнала (отметить лишнее).	A) аналоговые Б) цифровые В) аналого-цифровые Г) трёхфазные	трёхфазные
1.18	Фоторезисторами называют полупроводниковые приборы, проводимость которых меняется под действием	A) температуры Б) света В) механических воздействий Г) электромагнитного поля	света
1.19	По типу оптического канала оптопары бывают (отметить лишнее)	A) с открытым оптическим каналом Б) с закрытым оптическим каналом	со смешанным оптическим каналом

		B) со смешанным оптическим каналом	
1.20	Терморезистор это полупроводниковый резистор, в котором используется зависимость	A) электрического сопротивления полупроводникового материала от температуры B) электрического сопротивления полупроводникового материала от света В) электрического сопротивления полупроводникового материала от электромагнитного поля Г) электрического сопротивления полупроводникового материала от радиационного излучения	электрического сопротивления полупроводникового материала от температуры

Вопросы для собеседования

1.21	История развития электроники
1.22	Принцип работы диода
1.23	Классификация диодов
1.24	Принцип работы транзисторов
1.25	Классификация транзисторов
1.26	Основные параметры и характеристики биполярного транзистора
1.27	Принцип работы тиристоров
1.28	Классификация микросхем
1.29	Элементы и компоненты микросхем
1.30	Оптоэлектронные приборы

Раздел 2

№	Вопрос	Варианты ответов	Правильные ответы
Простые по 1баллу (тесты)			

2.1	Электронный усилитель	A) увеличивает энергию входного сигнала за счёт энергии источника питания Б) уменьшает энергию входного сигнала за счёт энергии источника питания. В) увеличивает энергию входного сигнала за счёт тепловой энергии Г) уменьшает энергию входного сигнала за счёт тепловой энергии	увеличивает энергию входного сигнала за счёт энергии источника питания
2.2	В усилителях используются	A) положительные обратные связи Б) отрицательные обратные связи В) тепловые обратные связи Г) гибридные обратные связи	отрицательные обратные связи
2.3	Существуют следующие каскады усилителя (отметить лишнее)	A) каскад с общим эмиттером Б) каскад с общей базой В) каскад с общим проводом Г) каскад с общим коллектором	каскад с общим проводом
2.4	Режимы усилительных каскадов различают	A) в зависимости от характеристик транзистора Б) в зависимости от частоты усиливаемого сигнала В) в зависимости от мощности входного сигнала Г) в зависимости от способа размещения начальной рабочей точки транзистора	в зависимости от мощности входного сигнала
2.5	Основной параметр усилителя	А) коэффициент усиления Б) коэффициент пульсаций В) коэффициент сглаживания Г) коэффициент ослабления	коэффициент усиления

2.6	АЧХ усилителя это	A) алгебраическая частотная характеристика Б) амплитудно - частотная характеристика В) анализ частотных характеристик Г) амплитудно – частичная характеристика	амплитудно - частотная характеристика
2.7	Амплитудная характеристика усилителя определяет зависимость	A) выходного напряжения от входного напряжения Б) частоты выходного сигнала от частоты входного сигнала В) выходного напряжения от частоты входного сигнала Г) частоты выходного сигнала от входного напряжения	выходного напряжения от входного напряжения
2.8	Введение отрицательной обратной связи в усилителе приводит	A) к увеличению коэффициента усиления Б) к сужению полосы пропускаемых частот В) к уменьшению энергопотребления Г) к уменьшению коэффициента усиления	к уменьшению коэффициента усиления
2.9	Операционный усилитель – электронная схема усилителя на полупроводниках, имеющая	A) два балансных входа Б) три балансных входа В) четыре балансных входа Г) два балансных выхода	два балансных входа
2.10	Электронный генератор – это самовозбуждающаяся система, в которой энергия источника питания постоянного тока преобразуется	A) в энергию постоянного сигнала Б) в световую энергию В) в энергию переменного сигнала Г) в тепловую энергию	в энергию переменного сигнала
2.11	Колебательный контур это	A) схема, в которой происходят автоколебания Б) схема, в которой происходит усиление напряжения В) схема, в которой происходит изменение частоты сигнала Г) схема, в которой происходит запоминание сигнала	схема, в которой происходят автоколебания

2.12	Условия возникновения автоколебаний в генераторе (отметить лишнее)	A) баланс амплитуд Б) баланс фаз В) баланс зарядов	баланс зарядов
2.13	Какая схема генератора существует	A) RS генератор Б) RC генератор В) КС генератор Г) KS генератор	RC генератор
2.14	От чего не зависит нестабильность частоты генератора	A) изменение окружающей температуры Б) изменение напряжения источника питания В) механическая вибрация и деформация деталей Г) время суток	время суток
2.15	Электрические сигналы представляют собой электрические процессы, используемые для	A) преобразования электрической энергии в световую Б) вырабатывания электрической энергии В) передачи, приема и преобразования информации Г) преобразования электрической энергии в тепловую	передачи, приема и преобразования информации
2.16	Гармонический электрический сигнал имеет	A) известную амплитуду и период Б) известную амплитуду В) неизвестную амплитуду и период Г) неизвестный период	известную амплитуду и период
2.17	Реальный прямоугольный импульс имеет (отметить лишнее)	A) амплитуду Б) длительность фронта В) длительность среза Г) обратную связь	обратную связь
2.18	Электронный мультивибратор это	A) усилитель синусоидального сигнала Б) усилитель пилообразного сигнала В) генератор синусоидальных электрических колебаний Г) генератор прямоугольных импульсов	генератор прямоугольных импульсов
2.19	ГЛИН это	A) генератор лавинных импульсов напряжения Б) генератор линейно изменяющегося напряжения В) генератор лучевого изменения напряжения	генератор линейно изменяющегося напряжения

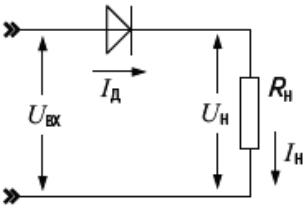
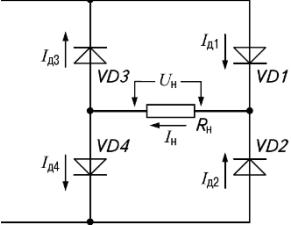
2.20	На рисунке показаны	<p>А) синусоидальные импульсы Б) пилообразные импульсы В) треугольные импульсы Г) прямоугольные импульсы</p>	прямоугольные импульсы
------	---------------------	---	------------------------

Вопросы для собеседования

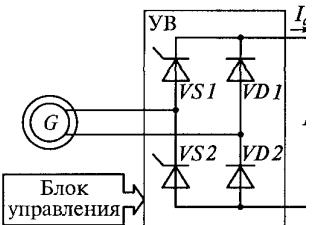
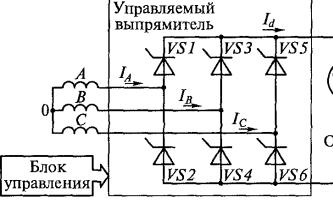
2.21	Каскады электронных усилителей
2.22	Классификация усилителей
2.23	Характеристики усилителей
2.24	Операционные усилители
2.25	Схемы включения усилителей
2.26	Автоколебания. Условия возникновения
2.27	Стабилизация частоты генератора
2.28	Электрические сигналы
2.29	Электронный мультивибратор
2.30	Генератор линейно изменяющегося напряжения

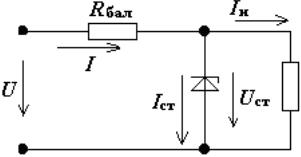
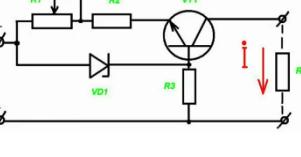
Раздел 3

№	Вопрос	Варианты ответов	Правильные ответы
Простые по 1 баллу (тесты)			

3.1	Выпрямление это преобразование	<p>A) переменного тока в постоянный</p> <p>Б) постоянного тока в переменный</p> <p>В) переменного тока одной частоты в переменный ток другой частоты</p> <p>Г) переменного тока одного напряжения в переменный ток другого напряжения</p>	переменного тока в постоянный
3.2	На рисунке показана схема	 <p>A) однофазного однополупериодного выпрямителя</p> <p>Б) однофазного двухполупериодного выпрямителя со средней точкой</p> <p>В) однофазного мостового выпрямителя</p> <p>Г) трёхфазного мостового выпрямителя</p>	однофазного однополупериодного выпрямителя
3.3	На рисунке показана схема	 <p>A) однофазного управляемого мостового выпрямителя</p> <p>Б) однофазного неуправляемого мостового выпрямителя</p> <p>В) трёхфазного неуправляемого мостового выпрямителя</p> <p>Г) трёхфазного управляемого мостового выпрямителя</p>	однофазного неуправляемого мостового выпрямителя
3.4	Для мостового однофазного выпрямителя среднее напряжение на нагрузке	<p>A) $0,318 \cdot U_{вх} \text{ max}$</p> <p>Б) $0,637 \cdot U_{вх} \text{ max}$</p> <p>В) $0,827 \cdot U_{вх} \text{ max}$</p> <p>Г) $0,927 \cdot U_{вх} \text{ max}$</p>	0,637 · $U_{вх} \text{ max}$

3.5	Для трёхфазного однополупериодного выпрямителя коэффициент пульсаций равен	А) 1,57 Б) 0,67 В) 0,25 Г) 0,025	0,25
3.6	Для трёхфазного двухполупериодного выпрямителя максимальный обратный ток диодов равен	А) $1,57 U_{\text{н ср}}$ Б) $2,1 U_{\text{н ср}}$ В) $1,05 U_{\text{н ср}}$ Г) $3,05 U_{\text{н ср}}$	$1,05 U_{\text{н ср}}$
3.7	Основными элементами неуправляемых выпрямителей служат	А) диоды Б) тиристоры В) транзисторы Г) оптрыны	диоды
3.8	Существуют следующие сглаживающие фильтры (отметить лишнее)	А) RC-фильтры Б) RS-фильтры В) LC-фильтры Г) LC-фильтры с резонансным контуром	RS-фильтры
3.9	На рисунке показана схема сглаживающего фильтра.	А) LC- фильтра с резонансным контуром Б) двухзвенного LC- фильтра В) RC- фильтра с резонансным контуром Г) двухзвенного RC- фильтра	двузвенного LC-фильтра
3.10	Управление выходным напряжением управляемого выпрямителя производиться изменением	А) фазы управляющих импульсов Б) длительности управляющих импульсов В) частоты управляющих импульсов Г) фазы и частоты управляющих импульсов	фазы управляющих импульсов

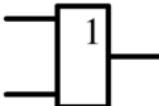
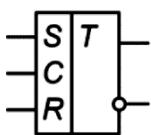
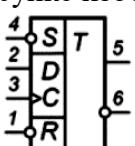
3.11	<p>На рисунке показана схема однофазного выпрямителя</p> 	<p>A) управляемого однополупериодного выпрямителя B) неуправляемого однополупериодного выпрямителя C) управляемого мостового выпрямителя D) неуправляемого мостового выпрямителя</p>	управляемого мостового выпрямителя
3.12	<p>В формуле α это</p> $U_{d\alpha} = \frac{2\sqrt{2}}{\pi} U_2 \frac{1 + \cos \alpha}{2}$	<p>A) угол управления B) угол смещения C) угол поворота D) угол отражения</p>	угол управления
3.13	<p>Среднее значение напряжения на выходе управляемого выпрямителя определяется по формуле</p>	<p>A)</p> $U_0 = \frac{\sqrt{2}}{\pi} U_2$ <p>B)</p> $I_\alpha = \frac{U_\alpha}{R_H}$ <p>C)</p> $U_\alpha = \frac{1 + \cos \alpha}{2} U_0$ <p>D)</p> $U_\alpha = \frac{1 + \cos \alpha}{2}$	$U_\alpha = \frac{1 + \cos \alpha}{2} U_0$
3.14	<p>На рисунке показана схема</p> 	<p>A) однофазного однополупериодного управляемого выпрямителя B) трёхфазного двухполупериодного управляемого выпрямителя C) трёхфазного мостового неуправляемого выпрямителя</p>	трёхфазного двухполупериодного управляемого выпрямителя

		Г) однофазного мостового неуправляемого выпрямителя	
3.15	Стабилизатор напряжения (или тока) – это устройство,	A) автоматически обеспечивающее поддержание напряжения (или тока) нагрузочного устройства Б) усиление напряжение (или ток) В) преобразование частоты напряжения Г) сдвиг фазы напряжения (или тока)	автоматически обеспечивающее поддержание напряжения (или тока) нагрузочного устройства
3.16	Стабилизирующим элементом стабилизатора является	A) транзистор Б) тиристор В) фотореле Г) стабилитрон	стабилитрон
3.17	Стабилизаторы бывают (отметить лишнее)	А) параметрические Б) компенсационные В) тоннельные Г) импульсные	тоннельные
3.18	На рисунке показана схема	 А) последовательного параметрического стабилизатора Б) параллельного параметрического стабилизатора В) компенсационного стабилизатора тока Г) компенсационного стабилизатора напряжения	параллельного параметрического стабилизатора
3.19	На рисунке показана схема	 А) параметрического стабилизатора напряжения Б) параметрического стабилизатора тока В) компенсационного стабилизатора тока Г) компенсационного стабилизатора напряжения	параметрического стабилизатора тока

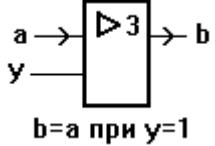
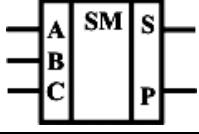
3.20	В компенсационных стабилизаторах тока последовательно с нагрузкой включают эталонный	А) конденсатор Б) диод В) транзистор Г) резистор	резистор
Вопросы для собеседования			
3.21	Структура вторичного источника питания		
3.22	Неуправляемые выпрямители		
3.23	Управляемые выпрямители		
3.24	Схемы управления		
3.25	Типы сглаживающих фильтров		
3.26	Активные сглаживающие фильтры		
3.27	Стабилизаторы напряжения и тока		
3.28	Параметрические стабилизаторы		
3.29	Компенсационные стабилизаторы		
3.30	Импульсные стабилизаторы		

Раздел 4

№	Вопрос	Варианты ответов	Правильные ответы
Простые по 1 баллу (тесты)			
4.1	Число 1101 в двоичном коде соответствует следующему числу в десятичном коде	А) 2 Б) 5 В) 13 Г) 14	13
4.2	На рисунке изображён логический элемент	А) «И» Б) «ИЛИ» В) «НЕ» Г) «ДА»	«И»
4.3	На рисунке изображён логический элемент	А) «И» Б) «ИЛИ» В) «НЕ» Г) «ДА»	«ИЛИ»

			
4.4	На выходе будет: "1" тогда и только тогда, когда на всех входах действуют «0», "0" тогда и только тогда, когда хотя бы на одном входе действует «1». Это правило для логического элемента	<p>A) «И» Б) «ИЛИ» В) «И-НЕ» Г) «ИЛИ-НЕ»</p>	«ИЛИ-НЕ»
4.5	На выходе будет: "1" тогда и только тогда, когда хотя бы на одном входе действует «0», "0" тогда и только тогда, когда на всех входах действуют «1». Это правило для логического элемента	<p>A) «И» Б) «ИЛИ» В) «И-НЕ» Г) «ИЛИ-НЕ»</p>	«И-НЕ»
4.6	Каких триггеров не существует	<p>A) RS - триггер Б) RK - триггер В) JK - триггер Г) D - триггер</p>	RK - триггер
4.7	На вход С триггера поступает	<p>A) управляющий тактовый сигнал Б) разрешающий сигнал В) информационный сигнал Г) сигнал сброса</p>	управляющий тактовый сигнал
4.8	На рисунке изображён 	<p>A) синхронный RS - триггер Б) асинхронный RS - триггер В) JK - триггер Г) D - триггер</p>	синхронный RS - триггер
4.9	На рисунке изображён 	<p>A) синхронный RS - триггер Б) асинхронный RS - триггер В) JK - триггер Г) D - триггер</p>	D - триггер

4.10	Параллельные регистры - это устройства, предназначенные для	<p>A) дешифрации информации, представленной в виде двоичных кодов</p> <p>Б) преобразования информации, представленной в виде двоичных кодов</p> <p>В) анализа информации, представленной в виде двоичных кодов</p> <p>Г) записи, хранения и выдачи информации, представленной в виде двоичных кодов</p>	записи, хранения и выдачи информации, представленной в виде двоичных кодов
4.11	В микросхемах регистровой памяти регистры объединены с	<p>A) дешифратором</p> <p>Б) триггером</p> <p>В) мультиплексором</p> <p>Г) микропроцессором</p>	мультиплексором
4.12	Сдвиговый регистр это регистр, содержимое которого	<p>A) может преобразовываться в десятичный код</p> <p>Б) может складываться с любым двоичным числом</p> <p>В) может сдвигаться в сторону старших или младших разрядов</p> <p>Г) может преобразовываться в аналоговый сигнал</p>	может сдвигаться в сторону старших или младших разрядов
4.13	Счетчиком называют цифровое устройство, обеспечивающее подсчёт числа	<p>A) электрических импульсов</p> <p>Б) произведённых операций</p> <p>В) занятых ячеек памяти</p> <p>Г) логических элементов в схеме</p>	электрических импульсов
4.14	Шифратор	<p>A) преобразует сигнал на одном из входов в последовательный</p> <p>Б) запоминает цифровую информацию</p> <p>В) шифрует информационный сигнал для дальнейшей передачи</p> <p>Г) преобразует сигнал на одном из входов в n-разрядное двоичное число</p>	преобразует сигнал на одном из входов в n-разрядное двоичное число
4.15	Устройство, обеспечивающее соединение одного из информационных входов с выходом называется	<p>A) триггер</p> <p>Б) мультиплексор</p> <p>В) демультиплексор</p> <p>Г) дешифратор</p>	мультиплексор
4.16	Устройство, производящее сложение двух одноразрядных двоичных чисел без	<p>A) сумматор</p> <p>Б) полусумматор</p> <p>В) шинный формирователь</p> <p>Г) шифратор</p>	полусумматор

	учета переноса предыдущего разряда называется		
4.17	Элементы шинного формирователя имеют _____ состояния	<p>А) два</p> <p>Б) три</p> <p>В) четыре</p> <p>Г) двадцать два</p>	три
4.18	АЛУ это	<p>А) аналогово – линейное устройство</p> <p>Б) аналогово – логическое устройство</p> <p>В) арифметическо – логическое устройство</p> <p>Г) арифметическо – линейное устройство</p>	арифметическо – логическое устройство
4.19	На рисунке изображён элемент 	<p>А) мультиплексора</p> <p>Б) шифратора</p> <p>В) регистра</p> <p>Г) шинного формирователя</p>	шинного формирователя
4.20	На рисунке показано обозначение 	<p>А) сумматора</p> <p>Б) полусумматора</p> <p>В) шифратора</p> <p>Г) мультиплексора</p>	сумматора
Вопросы для собеседования			
4.21	Основные логические функции		
4.22	Цифровые логические элементы		
4.23	Логический базис		
4.24	Триггеры		
4.25	Регистры		
4.26	Шифраторы и дешифраторы		
4.27	Мультиплексоры и демультиплексоры		
4.28	Сумматоры и полусумматоры		
4.29	Шинные формирователи		
4.30	Арифметическо – логические устройства		

Раздел 5

№	Вопрос	Варианты ответов	Правильные ответы
Простые по 1 баллу (тесты)			
5.1	Отметить неправильное определение	<p>A) ROM – постоянные запоминающие устройства</p> <p>Б) PROM – программируемые постоянные запоминающие устройства</p> <p>В) EPROM - перепрограммируемые постоянные запоминающие устройства с ультрафиолетовым стиранием</p> <p>Г) EEPROM - перепрограммируемые постоянные запоминающие устройства без стирания информации</p>	перепрограммируемые постоянные запоминающие устройства без стирания информации
5.2	Отметить неправильное определение	<p>A) RAM - оперативные запоминающие устройства</p> <p>Б) SRAM - статические оперативные запоминающие устройства</p> <p>В) DRAM - диэлектрическое оперативные запоминающие устройства</p> <p>Г) нет неправильных определений</p>	DRAM - диэлектрическое оперативные запоминающие устройства
5.3	В динамическом ОЗУ элементом памяти является	<p>А) резистор</p> <p>Б) конденсатор</p> <p>В) триггер</p> <p>Г) сумматор</p>	конденсатор
5.4	ER – вывод микросхемы для подачи сигнала	<p>А) стирания</p> <p>Б) записи</p> <p>В) считывания</p> <p>Г) выбора адреса</p>	стирания

5.5	CAS – вывод микросхемы для подачи	<p>A) тактового сигнала</p> <p>Б) номера адреса строки</p> <p>В) номера адреса столбца</p> <p>Г) сигнала разрешения</p>	номера адреса столбца
5.6	Информацию периодически необходимо восстанавливать	<p>A) в статическом ОЗУ</p> <p>Б) в динамическом ОЗУ</p> <p>В) в ПЗУ</p> <p>Г) в перепrogramмируемом ПЗУ</p>	в динамическом ОЗУ
5.7	Какой внешней памяти не существует ?	<p>A) накопитель на жестких магнитных дисках</p> <p>Б) накопитель на гибких магнитных дисках</p> <p>В) накопитель на звуковых дисках</p> <p>Г) накопитель на оптических дисках</p>	накопитель на звуковых дисках
5.8	Квантование - разбиение диапазона	<p>A) значений величины на конечное число интервалов</p> <p>Б) значений величины на бесконечное число интервалов</p> <p>В) преобразование непрерывной функции в дискретную</p> <p>Г) преобразование дискретной функции в непрерывную</p>	значений величины на конечное число интервалов
5.9	Разбиение диапазона значений на отрезки равной длины это	<p>A) нелинейная дискретизация</p> <p>Б) нелинейное квантование</p> <p>В) линейное квантование</p> <p>Г) линейная дискретизация</p>	линейное квантование
5.10	Глубина дискретизации измеряется в	<p>A) вольтах</p> <p>Б) амперах</p> <p>В) тесла</p> <p>Г) битах</p>	битах

5.11	Сигнал это	<p>A) параметр сообщения</p> <p>Б) сообщение, параметр которого принимает последовательное бесконечное число значений</p> <p>В) сообщение, параметр которого принимает последовательное во времени конечное число значений</p> <p>Г) сообщение, передаваемое с помощью носителя</p>	сообщение, передаваемое с помощью носителя
5.12	Существуют следующие ЦАП (отметить лишнее)	<p>A) многоканальные</p> <p>Б) синусоидальные</p> <p>В) последовательные</p> <p>Г) параллельные</p>	синусоидальные
5.13	К характеристикам ЦАП не относится	<p>A) разрядность</p> <p>Б) монотонность</p> <p>В) коэффициент стабилизации</p> <p>Г) максимальная частота</p>	коэффициент стабилизации
5.14	По типу применяемых алгоритмов АЦП бывают (отметить лишнее)	<p>A) последовательные прямого перебора</p> <p>Б) последовательного приближения</p> <p>В) последовательные с сигма-дельта-модуляцией</p> <p>Г) последовательные с фазовой модуляцией</p>	последовательные с фазовой модуляцией
5.15	Структура процессора включает (отметить лишнее)	<p>A) блок стабилизации</p> <p>Б) АЛУ</p> <p>В) устройство управления</p> <p>Г) блок РОН</p>	блок стабилизации
5.16	Архитектура процессора развивалась в двух направлениях	<p>A) RISC и CISC</p> <p>Б) RISC и SISC</p> <p>В) VISC и SISC</p> <p>Г) VISC и CISC</p>	RISC и CISC

5.17	Системный интерфейс обеспечивает	<p>A) выполнение арифметико – логических операции</p> <p>Б) связь процессора с системными блоками и внешними устройствами</p> <p>В) задание тактовой частоты</p> <p>Г) защиту процессора от внешних электромагнитных полей</p>	связь процессора с системными блоками и внешними устройствами
5.18	18. Устройство управления процессора обеспечивает	<p>A) защиту процессора от внешних электромагнитных полей</p> <p>Б) связь процессора с системными блоками и внешними устройствами</p> <p>В) дешифрирование команд и вырабатывание сигналов управления</p> <p>Г) хранения команд и данных</p>	декодирование команд и вырабатывание сигналов управления
5.19	К недостаткам CISC архитектуры относятся (отметить лишнее)	<p>A) большое энергопотребление</p> <p>Б) высокая стоимость аппаратной части</p> <p>В) сложности с распараллеливанием вычислений</p>	большое энергопотребление
5.20	В состав функционально законченного микропроцессорного контроллера не входит	<p>A) ОЗУ</p> <p>Б) ПЗУ</p> <p>В) порты ввода / вывода</p> <p>Г) внешняя память</p>	внешняя память

Вопросы для собеседования

5.21	Виды запоминающих устройств
5.22	Внешние запоминающие устройства
5.23	Квантование и дискретизация
5.24	АЦП
5.25	ЦАП
5.26	Структура микропроцессора
5.27	Два направления развития архитектуры микропроцессора
5.28	Микроконтроллер

3.2. Время на выполнение тестовых заданий:

Тесты 1.1-1.20— 1 минута на 1 задание;

Тесты 2.1-2.20— 1 минута на 1 задание;

Тесты 3.1-3.20— 1 минута на 1 задание;

Тесты 4.1-4.20— 1 минута на 1 задание;

Тесты 5.1-5.20— 1 минута на 1 задание;

3.3. Критерии оценки тестовых заданий

<i>Oценка</i>	<i>Критерии: правильно выполненные задания</i>
5 «отлично»»	от 85% до 100%
4 «хорошо»	от 75% до 85%
3 «удовлетворительно»	от 61% до 75%
2 «неудовлетворительно»	до 61%